

Regulamin (szkolny) Ogólnopolskiej Olimpiady Wiedzy Elektrycznej i Elektronicznej - etap I.

1. Ogólnopolska Olimpiada Wiedzy Elektrycznej i Elektronicznej jest olimpiadą tematyczną organizowaną zgodnie z Rozporządzeniem Ministra Edukacji Narodowej i Sportu z dnia 29-01-2002 w sprawie organizacji oraz sposobu przeprowadzania konkursów, turniejów i olimpiad (Dz.U. Nr13 poz.125 wraz z nowelizacją z dnia 25-01-2014 roku).
 2. Organizatorem Olimpiady jest Akademia Górniczo–Hutnicza im. Stanisława Staszica w Krakowie.
 3. Szkolną komisję zawodów I stopnia powołuje dyrektor placówki. Na ręce dyrektora szkoły uczeń bądź jego prawny opiekun może składać odwołanie co do przebiegu i wstępnych wyników anie później niż 7 dni od ogłoszenia wyników etapu szkolnego (I stopnia). W sytuacjach spornych ostateczną decyzję podejmuje Komitet Główny. Dyrektor Szkoły (lub opiekun olimpiady) przesyła na ręce Komitetu Głównego sprawozdanie z przeprowadzonych zawodów I stopnia, zawierające listę uczestników i ostateczne wyniki.
 4. Wolą organizatora głównego jest aby do rozgrywek olimpiady II i III stopnia desygnowani byli uczennice/uczniowie, których wiedza i umiejętności pozwolą na uzyskanie jak najlepszych osiągnięć. W tym celu regulamin etapu szkolny przewiduje udział przede wszystkim klas III , IV, V.
- Zgłoszenia udziału do 29.XI. (sobota) do mgr inż. W.Sempowicz (s.308) lub przez pocztę szkolną w.sempowicz@zse.bydgoszcz.pl albo e-dziennik.
5. Etap I (szkolny) olimpiady jest rozgrywany w następujących grupach tematycznych:
 - elektronicznej,
 - teleinformatycznej,
 - informatycznej.
 6. Liczba uczennic/uczniów desygnowanych do dalszych rozgrywek 3 w każdej kategorii. W przypadkach określonych *Regulaminem Ogólnopolskiej Olimpiady Wiedzy Elektrycznej i Elektronicznej* ilość może zostać zwiększona do 4.

W dniu 02.XII.2025r. (wtorek) sala 308/309 o godz. 7:05.

przeprowadzony zostanie odrębny test 40 pytań/zadań, czas 60min. Poprawne odpowiedzi zostaną przeliczone procentowo. W przypadku równej ilości pkt. o pierwszeństwie zadecyduje dodatkowy test lub odpowiedź ustna przed komisją szkolną. W każdej kategorii przewiduje się 1 osobę rezerwową, która razem z podstawowymi weźmie udział w przygotowaniach do etapu drugiego.

UWAGA !!! Osoby niepełnoletnie muszą przynieść Kartę Odpowiedzi (do pobrania w 308) z podpisaną przez osobę prawną ucznia zgodą na publikowanie wyników, imienia, nazwiska, klasy. Wyniki ogłoszone będą w dniach 5-8.XII.2025 r. na stronie internetowej szkoły. Odwołania do dyrektora szkoły od wyników etapu szkolnego przysługują w terminie 7 dni od dnia publikacji.

Skład komisji szkolnej:
przewodniczący mgr inż. Zbigniew Smutek
grupa elektroniczna mgr inż. Wiesław Sempowicz
grupa teleinformatyczna mgr inż. Grzegorz Kantowicz
grupa informatyczna mgr Tomasz Ciżmowski


DYREKTOR SZKOŁY
mgr inż. Marcin Chabowski
podpis Dyrektora szkoły

INFORMACJE OGÓLNE (Szczegółowy regulamin na stronie: www.oowee.pl, organizator zastrzega sobie prawo zmian. Koszty wyjazdu pokrywa szkoła.

1. Etap IIA – test wyboru 1z5 (40pyt.-40pkt, błędna odp. -0,25pkt), czas 120min (kwalifikacja 16uczni) odbędzie się centralnie na AGH trybem jednodniowym 06-02-2026 r. (piątek, godz.12).

Sprawdzenie prac dokonane zostanie trybem natychmiastowym i uczestnicy przed wyjazdem będą wiedzieć kto wstępnie zakwalifikował się do dalszych rozgrywek. Ostateczne wyniki punktowe po uwzględnieniu odwołań opublikowane zostaną na stronie internetowej

2. Etap IIB (16 uczniów) - 2 zadania praktyczne (2 x 15pkt), czas 2x60min.

Termin rozgrywek to 26-02-2026 r. (czwartek) w Gdyni.

3. Etap III - Finał (12 uczniów) - odpowiedź ustna na wybrany losowo zestaw 3 pytań (3 x 6pkt.) typu przeglądowego wobec jury i publiczności, 10min przygotowanie, 10min prezentacja.

Termin rozgrywek to 27-02-2026 r. (piątek) w Gdyni.

4. Laureaci (miejsca 1-6) i finaliści olimpiady przyjmowani będą z pominięciem warunków rekrutacji w AGH i innych uczelniach technicznych.

Elektronika Test:

1.Elektrotechnika teoretyczna. 2.Układy analogowe. 3.Układy cyfrowe.4.Technika mikroprocesorowa. 5.Urządzenia elektroniczne. 6.Technika pomiarowa. 7.Aparatura elektroniczna.

Zadania praktyczne: 1.Układy analogowe. 2.Układy cyfrowe.

Teleinformatyka Test:

1.Podstawy elektrotechniki – prąd stały.

2.Podstawy elektroniki analogowej: tranzystory MOS i ich układy pracy, wzmacniacze operacyjne i ich zastosowania, generatory i przerzutniki.

3.Technika cyfrowa: algebra Boole'a, bramki logiczne, przerzutniki, rejestry, pamięci.

4.Mikroprocesory, budowa, działanie, modele programowe, CISC i RISC, kontrolery jednocukładowe.

5.Podstawy telekomunikacji, transm. cyfrowa sygnałów analogowych, modulacje analog. i cyfrowe.

6.Sieci telekomunikacyjne, sygnalizacja. 7.Systemy radiowe i anteny.

8.Sieci komórkowe, budowa, protokoły. 9.Algorytmy i struktury danych.

10.Sieci komputerowe, budowa, protokoły. 11.Protokoły i koncepcje routingu.

12.Bazy danych. 13.Systemy operacyjne, budowa PC. 14.Języki programowania

Zadania praktyczne:

1.Sieci komputer., okablowanie strukturalne, konfig. urzadz. sieciowych (switch,router,router WiFi).

2.Uslugi w sieciach komputerowych. Zdalny dostep do zasobow. Konfiguracja uslug serwerowych (Windows 2003 Server, domeny etc.).

Informatyka Test:

1.Budowa procesorow i komputerow – architektury, komponenty, magistrale, interfejsy itp. Zalety oraz problemy i ograniczenia wynikajace ze stosowanych metod i technologii.

2.Sposoby reprezentacji i przetwarzania danych. Systemy liczbowe, reprezentacja znakow (sposoby kodowania), reprezentacja i przechowywania zlozonych struktur danych Sieci komputerowe – budowa, protokoły komunikacyjne, internet.

3.Problemy skali – zagadnienia przechowywania i przetwarzania duzych zbiorow danych oraz problemy i metody przetwarzania rownoleglego (parallel computing) Programowanie – języki interpretowane i kompilowane. Techniki programowania.

4.Programowanie imperatywne, obiektowe, aspektowe, logiczne itp. Zagadnienia i podstawowe komendy popularnych języków programowania (C/C++, Java, PHP, SQL itp.).

5.Metody prowadzenia projektow informatycznych. Wzorce projektowe. Narzedzia wspomagajace tworzenie oprogramowania i zarzadzanie projektem. Metryki oprogramowania.


6.Internet – technologie tworzenia dynamicznych serwisow internetowych, ich wady i zalety. HTML, CSS, JavaScript, technologie server-side.

7.Bezpieczenstwo danych i syst.komputerowych. Zagrozenia dla sieci, systemow operacyjnych oraz aplikacji. Malware, zlozonosc obliczeniowa algorytmow, podstawowe algorytmy, implementacje i ich cechy.

**Powołanie Komisji
Ogólnopolskiej Olimpiady Wiedzy Elektrycznej i Elektronicznej
- etap I (szkolny).**

Dyrektor Zespołu Szkół Elektronicznych mgr inż. Marcin Chabowski powołuje szkolną komisję konkursową w składzie :

- przewodniczący mgr inż. Zbigniew Smutek
- grupa elektroniczna mgr inż. Wiesław Sempowicz
- grupa teleinformatyczna mgr inż. Grzegorz Kantowicz
- grupa informatyczna mgr Tomasz Ciżmowski


DYREKTOR SZKOŁY
mgr inż. Marcin Chabowski
podpis dyrektora szkoły